

Opera suspicionată (OS)		Opera autentică (OA)
Suspicious work		Authentic work
OS	Stanciu, A., Prodan, L., „Indicatori pentru caracterizarea fiabilității și disponibilității”, <i>An. Univ. ”Aurel Vlaicu” Arad, Fasc. Electrotehnica, Electronică, Automatizări</i> , p.289-298, 2000.	
OA	Petrakis, N.S., „Creșterea fiabilității și disponibilității sistemelor de calcul prin eficientizarea auto-controlului.” Teză de doctorat, Universitatea Tehnică din Timișoara, 1995.	

Incidența minimă a suspiciunii / Minimum incidence of suspicion

p.289:11 – p.291:4	p.6:3 – p.7:27
p.291:5 – p.291:10	p.7:33 – p.7:39
p.291:11 – p.291:15	p.8:4 – p.8:8
p.291:16 – p.291:21	p.10 – p.10:6
p.291:22 – p.291:25	p.13:4 – p.13:8
p.291:25 – p.291:27	p.13:17 – p.13:19
p.291:27 – p.292:1	p.13:20 – p.13:25

Fișa întocmită pentru includerea suspiciunii în Indexul Operelor Plagiate în România de la
www.plagiate.ro

UNIVERSITATEA TEHNICĂ DIN TIMIȘOARA
Facultatea de Automatizări și Calculatoare

Autor:
Ing. Nikolaos S. PETRAKIS

CRESTEREA FIABILITĂȚII ȘI DISPONIBILITĂȚII SISTEMELOR DE CALCUL PRIN EFICIENTIZAREA AUTOCONTROLULUI

~ Teză de doctorat ~

Conducător științific:
Prof. dr. ing. Mircea VLĂDUȚIU

**Timișoara
1995**

Cuprins

Capitolul 1.

1. Introducere.....	1
---------------------	---

Capitolul 2.

2. Metode de creștere a fiabilității și disponibilității	6
2.1. Indicatori pentru caracterizarea fiabilității și disponibilității	6
2.1.1. Clasificarea defecțiunilor	6
2.1.1.1. Defecțiuni hardware.....	8
2.1.1.2. Erori software.....	9
2.1.1.3. Erori de interacțiune	11
2.1.2. Estimarea fiabilității.....	12
2.1.2.1. Rata de defectare	12
2.1.2.2. Calcule de fiabilitate cu rata de defectare constantă	13
2.1.2.3. Timpul mediu dintre defectări	14
2.1.2.4. Rata de reparație.....	15
2.1.2.5. Sistem reparabil cu redundanță duală	15
2.1.2.6. Sistem TMR reparabil	16
2.1.2.7. Comparații între MTBF-uri	17
2.1.2.8. Efectul acoperirii.....	18
2.1.3. Disponibilitate.....	19
2.1.4. Dependabilitate	20
2.1.5. Mantenabilitate	21
2.1.6. Cerințele fiabilității aplicate	21
2.1.7. Efectul solicitării sistemului	22
2.1.8. Tehnici de redundanță.....	23
2.1.8.1. Redundanță hardware	24
2.1.8.1.1. Redundanță hardware statică.....	24
2.1.8.1.2. Redundanță hardware dinamică.....	26
2.1.8.2. Redundanță software	27
2.1.8.3. Redundanță temporală	28
2.2. Metode de autocontrol implementate hardware.....	28
2.2.1. Controlul prin copii.....	30
2.2.2. Controale de codificare	34
2.2.3. Controale de temporizare.....	36
2.2.4. Controale de excepție	37
2.2.5. Restabilirea erorii.....	38
2.2.5.1. Clasificarea procedurilor de restabilire.....	39
2.2.5.2. Reconfigurarea	41
2.3. Metode de autocontrol implementate software.....	45
2.3.1. Controlul funcțional.....	46
2.3.2. Controlul secvenței de comandă.....	47
2.3.3. Controlul datelor	51
2.3.4. Restabilirea software.....	52

2.3.5. Diagnosticarea erorii.....	56
2.3.6. Validarea fiabilității	58

Capitolul 3.

3. Autocontrolul ca mijloc de creștere a fiabilității și disponibilității sistemelor de calcul....	60
3.1. Metode de autocontrol aplicate la diferite niveluri de structură	60
3.1.1. Caracteristicile metodelor de proiectare structurată la nivel de bistabil	60
3.1.2. Caracteristicile metodelor de proiectare structurată la nivel de regisztr.....	63
3.1.2.1. Conceptul cuiului de siliciu.....	65
3.1.2.2. Evitarea hazard-urilor posibile în timpul testării plăcilor hibride	67
3.1.3. Proiectarea structurată la nivel de bloc	69
3.1.3.1. Autocontrolul bazat pe principiul BILBO.....	70
3.1.3.2. Modulul comutator de testare incorporat pentru izolarea defectelor.....	72
3.1.3.2.1. Arhitectura comutatorului de testare.....	73
3.1.3.2.2. Utilizarea modulelor comutatoare de testare.....	74
3.1.3.2.3. Izolarea defectelor cu ajutorul modulelor comutatoare de testare.....	75
3.1.3.2.4. Performanța și costul comutatoarelor de testare.....	79
3.1.4. Controlul erorilor la nivel de procesor.....	80
3.2. Problematica construcției checker-elor de erori	81
3.2.1. Tehnici de proiectare pentru checker-e de erori incorporate testabile.....	81
3.2.1.1. Checker-e de paritate testabile.....	83
3.2.1.2. Checker-e cu autotestare.....	84
3.2.1.3. Checker-e cu o singură ieșire	84
3.2.1.4. Circuite de verificare dublă cale.....	86
3.2.1.5. Checker-e de egalitate.....	86
3.2.1.6. Checker-ele M din N	87
3.2.2. Circuite de verificare incorporate cu autoverificare totală.....	88
3.2.2.1. Un sistem TSC.....	91
3.2.2.2. Proiectarea unui sistem TSC	93
3.2.2.3. Checker-e TSC pentru coduri AxN	95
3.2.2.4. Proiectarea TSC ILA	96
3.2.2.5. Obiectivul proiectării TSC	98

Capitolul 4.

4. Autocontrolul operației de împărțire binară	100
4.1. Teoria de bază pentru operația de împărțire.....	100
4.1.1. Împărțirea cu operanzi întregi	101
4.1.2. Împărțire și rest în virgulă flotantă	103
4.1.2.1. Împărțirea iterativă.....	103
4.1.2.1.1. Iterația lui Newton	103
4.1.2.1.2. Algoritmul lui Goldschmidt	105
4.1.2.2. Pro și contra algoritmilor iterativi față de algoritmii direcți.....	106
4.1.2.2.1. Restul în virgulă flotantă	107
4.2. Împărțirea a două numere binare cu semn	108
4.2.1. Algoritmul propus.....	109
4.2.1.1. Descrierea formală a algoritmului de împărțire propus	112

2. Metode de creștere a fiabilității și disponibilității

2.1. Indicatori pentru caracterizarea fiabilității și disponibilității

2.1.1. Clasificarea defecțiunilor

Într-un sistem există trei categorii majore de surse de erori: greșeli de proiectare, defecțiuni fizice, și erorile de interacțiune ale operatorului uman (procedural errors). Aceste surse de erori contribuie la deteriorările sistemului. Chiar dacă greșelile de proiectare apar atât în hardware cât și în software, cele din urmă sunt predominante și se elimină greu din sistem [TOY88]. Pe de altă parte, defecțiunile sunt rezultatul îmbătrânirii componentelor sau a influenței mediului care cauzează devierea unor caracteristici ale echipamentului peste limitele câmpurilor de toleranță specificate. Se produc în acest mod erori cauzate de așa numitele defecțiuni parametrice hardware. Acțiunile improprii ale operatorului la panourile de control și de întreținere pot determina deteriorarea (malfuncționarea) sistemului. Ceea ce introduce operatorul este de prioritate înaltă, și multe sisteme sunt fatal vulnerabile la comenzi improprii și la erori de operare.

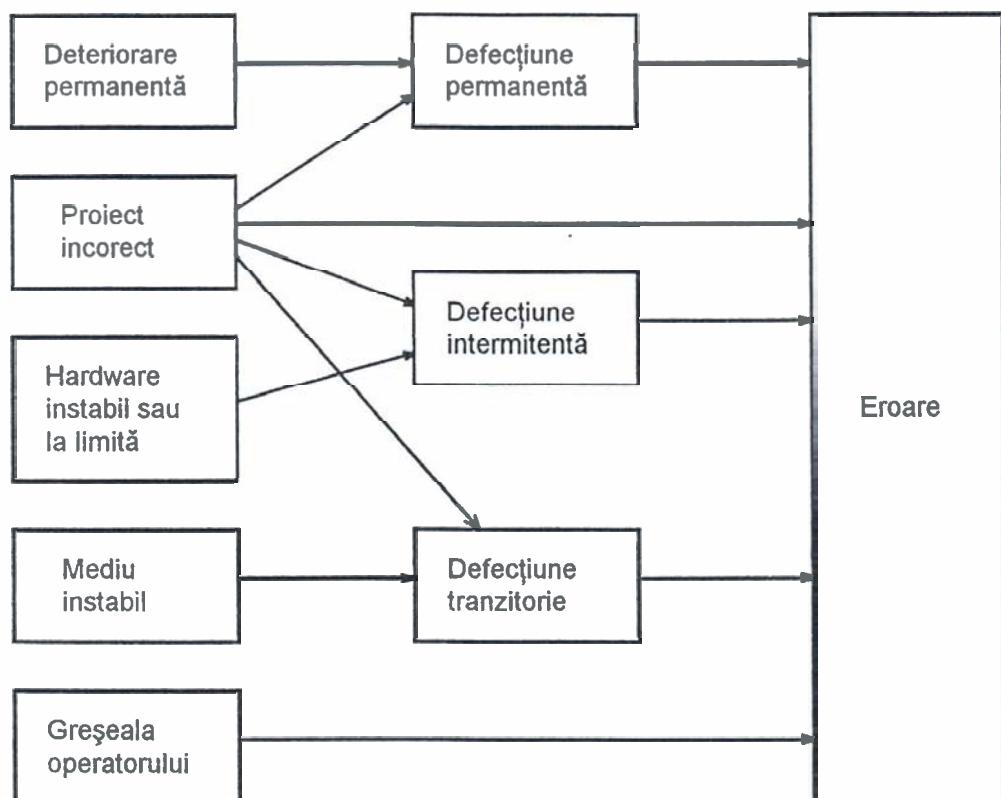


Figura 2.1 Surse de erori.

Proiectarea unui sistem tolerant la defecțiuni, necesită găsirea unei metode care să împiedice defecțiunile logice, provenite de la deteriorări fizice, să cauzeze o eroare. Figura 2.1 prezintă sursele posibile ale unei erori [SIEV91].

De-a lungul istoriei calculării tolerate la defecțiuni, au fost dezacorduri importante legate de definiții și concepte fundamentale. De exemplu, termeni ca defecțiune, deteriorare și eroare se foloseau interschimbabil. Unii consideră că o deteriorare s-a petrecut atunci când calculatorul cu care lucrează nu mai răspunde la

comenzile lor. Alții susțin că o deteriorare este o defecțiune fizică mai specifică componentelor electronice. Datorită diversității părerilor în privința înțelegerii acestor noțiuni și pentru că se consideră vitală lămurirea lor autorul consideră binevenită prezentarea următoarelor definiții sintetizate din [SIEV91],[LALA85] și [JOHN89]:

- Deteriorare sau malfuncționare (failure): Apare atunci când deservirea livrată deviază față de deservirea specificată. Deservirea poate fi privită din diferite niveluri de abstractizare: deservirea livrată de un circuit integrat privită de un alt circuit integrat , sau deservirea livrată de un sistem privită de utilizatorul lui.
- Defecțiune sau defect (fault): Starea eronată a hardware-ului sau a software-ului cauzată de: deteriorări ale componentelor, interferențe fizice ale mediului înconjurător, erori de interacțiune ale operatorului uman, sau proiectare incorectă.
- Eroare (error): Manifestarea unei defecțiuni într-un program sau structură de date. Eroarea poate să apară la o anumită îndepărtare de la locul defecțiunii.
- Permanent: Descrie o deteriorare, o defecțiune sau o eroare care este continuă și stabilă. În ceea ce privește hardware-ul, o deteriorare permanentă reflectă o schimbare fizică ireversibilă.
- Intermitent (intermittent): Descrie o defecțiune sau o eroare repetitivă care este prezentă numai ocazional din cauza hardware-ului instabil sau din cauză că variază starea hardware-ului sau software-ului (de exemplu, funcție de încărcare sau de activitate). Defecțiuni intermitente cauzate de îmbătrânirea componentelor pot deveni permanente în timp.
- Tranzitoriu (transient): Descrie o defecțiune sau o eroare nerepetitivă care rezultă din condiții temporare. Defecțiunile tranzitorii sunt cauzate de obicei de radiația particulelor α , sau de fluctuația tensiunii de alimentare, și sunt nereparabile pentru că nu există defect fizic în hardware. Se pot evita astfel de situații prin proiectarea mai atentă și mai riguroasă atât a hardware-ului cât și software-ului, și bineînțeles, prin respectarea condițiilor de funcționare prescrise de fabricantul sistemului.

Notă: În literatura de specialitate [VLAD89], [SIEV91] se utilizează cuvintele hard și respectiv soft interschimbabile cu cuvântul permanent și respectiv intermitent sau tranzitoriu. Aceste denumiri nu au altă legătură decât eventual etimologică cu componentele constituante, hardware și software, ale unui sistem de calcul, ci sunt folosite în sens de dur, ferm și respectiv moale sau mai puțin ferm.

Deteriorările de sistem sunt clasificate din punct de vedere funcțional în defecțiuni hardware, erori software și erori de procedură. Există relații strânse între cele trei tipuri de deteriorări de sistem și categoriile surselor de defecțiuni. Defecțiunile fizice apar numai în hardware. Erorile de proiectare, chiar dacă apar în hardware, majoritatea produc deteriorări de sistem de tip software. Erorile de interacțiune sunt de obicei cauzate de greșelile făcute de operatorul sistemului. Procentajele de deteriorare ale unui sistem sunt atribuite fiecărei categorii de erori, dependent de configurația hardware a sistemului, de structura redundanței, de complexitatea software și de interfața om-mașină. De exemplu: figura 2.2 arată rezultatele experimentate pe procesorul 1ESS (Electronic Switching System) realizat de AT&T, dedicat telecomunicațiilor. Procentajele din această figură reprezintă fracțiuni ale timpului total în care sistemul rămâne neoperational, atribuite diferitelor cauze (Staehler and Watters, 1976). Defecțiunile software justifică procentajul de 50% din timpul neoperational, comparativ cu procentajul de 20% atribuit defecțiunilor hardware și cu procentajul de 30% cauzat de erorile cauzate de personalul de operare.

cerută sub condiții controlate pentru o anumită perioadă de timp) devine potrivită pentru analizarea defectiunilor componentei. Analizele statistice presupun în general că hardware-ul testat, este inițial fără defectiuni și că se deteriorează cu timpul.

În afară de deteriorările normale ale dispozitivelor, la defectiunile hardware mai contribuie condițiile mediului înconjurător (radiațiile), erorile de proiectare (greșelile), și limitările neadecvate (timing problems). Greșelile de proiectare, ca și în cazul erorilor software, sunt foarte greu de apreciat cantitativ. Calculele de fiabilitate se bazează mai mult pe defectiunile dispozitivelor.

2.1.1.2. Erori software

Spre deosebire de defectiunile hardware, erorile software nu sunt cauzate de îmbătrânire. Deteriorările de tip software sunt cauzate de erori de specificații și de implementarea lor. Există multe cazuri speciale pe care programatorul s-ar putea să le scape din vedere sau să le trateze impropriu.

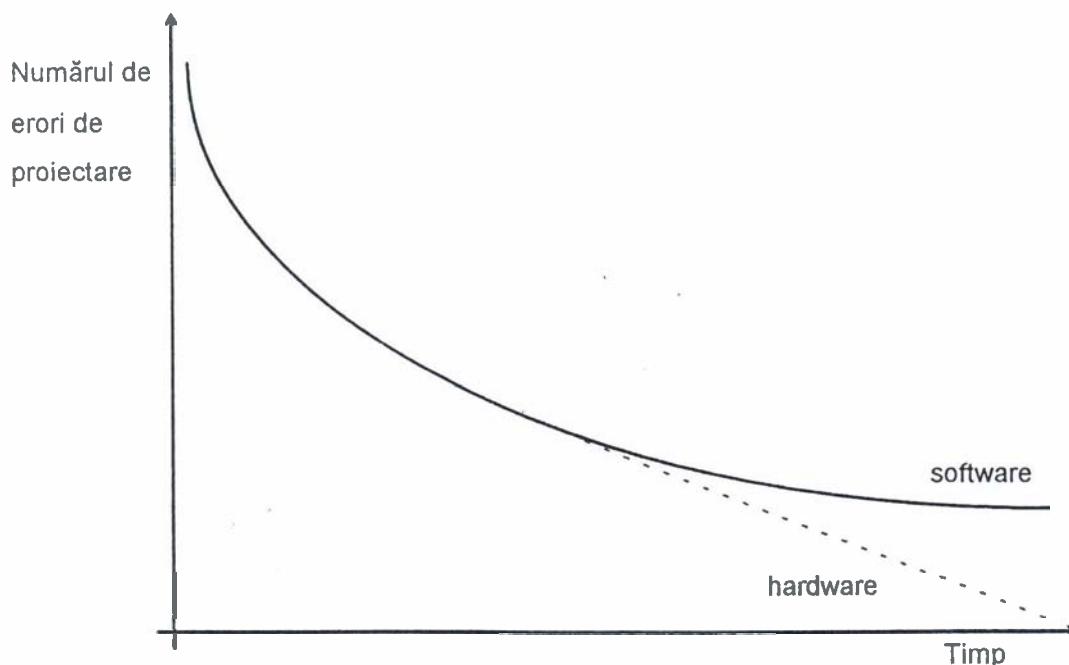


Figura 2.3 Erorile software într-un sistem larg.

Elementele de bază ale software-ului sunt structuri ale căror comportament nu se schimbă cu timpul. Erorile software-ului rezultă din greșelile de proiectare prin combinarea incorectă a instrucțiunilor. Interacțiunile între instrucțiuni sunt mult mai complicate decât interconectările componentelor hardware. O mașină fizică are un număr relativ mic de stări interne distincte, comparativ cu un sistem software. Programatorii, de obicei, presupun că proiectele hardware sunt corecte. Proiectarea software-ului are un număr enorm de măre de stări diferite care trebuie luate în considerare; astfel, chiar după eforturi mari de validare și corectare, nu se poate garanta corectitudinea unui proiect de sistem cu mult software. Nu există tehnici disponibile pentru măsurarea numărului de erori software dintr-un program, iar fiecare schimbare dintr-un sistem software creează un sistem nou care are proprietăți diferite față de cel inițial. Corectarea unei erori software poate avea efecte secundare în alte

2.1.2. Estimarea fiabilității

→ Estimarea fiabilității este un proces de apreciere a fiabilității realizabile de un articol (element, subsistem sau sistem), având disponibile datele ratei de defectare, adică, prin estimarea fiabilității se apreciază probabilitatea îndeplinirii obiectivelor articolului respectiv pentru o aplicație specifică. Aceste calcule sunt utile în stadiile de început ale unui proiect. Utilizarea valorilor numerice pure pentru fiabilitatea diferitelor componente vor da în general un mic avantaj în evaluarea proiectării inițiale. Aceste cifre sunt extrem de valoroase pentru selectarea de către proiectant a unui proiect în cazul în care sunt mai multe alternative. Aceasta dă posibilitatea proiectantului să facă o selecție bazată pe un tip particular de redundanță de sistem și pe fiabilitatea asociată lui.

2.1.2.1. Rata de defectare

Când un articol nu mai lucrează aşa cum era proiectat nu mai poate să îndeplinească funcția cerută. Un articol poate fi orice element, subsistem, sistem sau echipament care poate fi evaluat individual sau testat separat. Defectările bine definite care sunt atât brûște cât și complete sunt referite ca și defectări catastrofale. Acestea sunt neprevăzute și s-ar putea să nu fie evidențiate în timpul procedurilor normale de test. Defectările care au loc treptat în echipament, dar totuși echipamentul mai funcționează, sunt clasificate ca defecțiuni degradante și sunt de obicei parțiale (echipamentul va funcționa corect o parte din timp). Defecțiunile degradante sunt rezultatul îmbătrânirii, care cauzează devierea anumitor caracteristici ale echipamentului în afara limitelor de toleranță specificate. În câteva situații defecțiunile de acest tip determină condiții intermitente sau de limită care sunt extrem de dificil de izolat. Din această cauză, se folosesc tehnici de "stresare" (stressing techniques) care forțează defecțiunile parțiale să devină defecțiuni complete, acționând asupra condițiilor de operare, pentru a identifica componentele slabe înainte ca ele să devină supărătoare pentru sistemul în lucru.

Graficul defectării unui echipament pus în lucru poate fi împărțit în trei perioade diferite de funcționare. La început, ușual, se defectează destul de curând orice părți slabe inherent care sunt rezultatul unei proiectări improprii, a unei fabricații necorespunzătoare sau a unei întrebuițări greșite. Rata timpurie de defectare (the early failure rate) deși relativ mare, descrește progresiv și se nivelează în timp ce componentele slabe sunt înlocuite. Această situație este ilustrată în figura 2.5 și se numește perioada timpurie a vieții unui sistem (early life period). Diagrama din figura 2.5 este referită prin numele de curba "cada de baie" (bathtub curve) sau curba "în șa" și este împărțită în 3 perioade. Multe defectări timpurii pot fi evidențiate prin "burn-in test" sau inspecție 100%. O astfel de tehnică obișnuiește să eliminate componentele slabe supuse la probe în condiții accelerate. Astfel, sistemele sunt operate pentru o perioadă de timp sub condiții care variază, pentru a se asigura detectarea defectărilor timpurii sau a celor posibile să apară. Această tehnică este cu siguranță o necesitate imperativă pentru echipamentele de bord ale sateliților care sunt nereparabile în timpul misiunilor. Acest tip de inspecție este de asemenea dorit pentru echipamente reparabile cum sunt amplificatoarele transatlantice sub mare, a căror reparatie este o sarcină majoră și foarte costisitoare. Pentru calculatoarele mici cu cost redus, o tehnică de inspecție 100% a componentelor nu este convenabilă din punct de vedere economic. Oricum, o anumită cantitate de "stressing" a componentelor (ex. variând

tensiunea de alimentare sau crescând frecvența de tact) ar putea identifica componentele unui sistem care funcționează la limită.

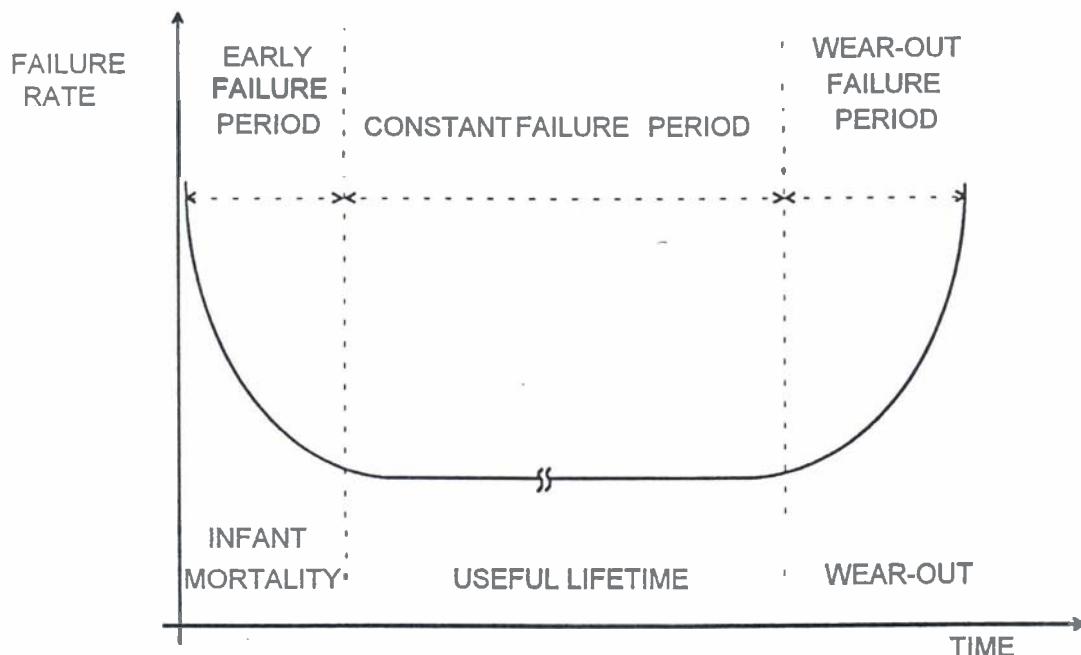


Figura 2.5 Curba "cada de baie" a ratei de deteriorare în funcție de timp.

După îndepărțarea defectiunilor timpurii, componentele se mențin pe o perioadă lungă la o rată de defectare aproximativ constantă. În timpul acestei perioade, rata de defectare este de obicei scăzută și este puțin probabil ca defectiunile să provină de la o singură cauză. Aceasta înseamnă că defectările provin de la o mare varietate de cauze, apar aleator și cu o rată uniformă fără o regulă evidentă. Viața normală de lucru a unui sistem se află în timpul acestui interval, și este numită perioada de viață utilă a unui sistem (useful life period of a system).

În perioada de uzură (wear-out period) componentele se deteriorează rapid, odată cu fiecare eventuală uzare. Rata de defectare, așa cum o indică figura 2.5, crește din nou. Defectările de uzură (wear-out failures) pot fi evitate prin înlocuirea componentelor înainte ca ele să ajungă în această perioadă.

2.1.2.2. Calcule de fiabilitate cu rata de defectare constantă

Rata de defectare constantă, reprezentată în porțiunea de viață utilă din figura 2.5, scoate în evidență faptul că probabilitatea de defectare este independentă de vîrstă. Aceasta înseamnă că un echipament vechi încă aflat în funcționare este tot atât de bun ca și un echipament nou care a fost recent instalat. Pentru orice rată de defectare constantă, valoarea fiabilității depinde numai de timp. Funcția fiabilității $R(t)$ (reliability) care este caracterizată de o rată constantă de defectare este o distribuție negativă exponențială și are forma:

$$R(t) = e^{-\lambda t}$$

unde λ = rata de defectare și t = timp.

Se presupune că atunci când un sistem intră în funcționare (începe misiunea lui la timpul $t=0$) toate componentele lui sunt operaționale. Conform acestei presupunerii